文章编号: 1001- 2486(2010) 01- 0095- 06

参数化系统二维抽象框架*

屈婉霞, 庞征斌, 郭阳, 李暾, 杨晓东 (国防科技大学 计算机学院, 湖南 长沙 410073)

摘 要: 针对参数化系统状态空间爆炸问题提出了一个通用的参数化系统二维抽象框架 TDA。对所有进程单独进行抽象,利用参数化系统的设计思想,隐藏系统参数构建全系统的抽象模型,最大限度地剔除了原始系统中的冗余信息。建立的具有真并发语义的参数化系统的形式化模型,更适合描述一般意义上的并发系统,较好地解决了验证大规模同构和异构系统的空间激增问题。理论推导和实例均证实了 TDA 的正确性和合理性。

关键词:参数化系统;模型检验;抽象;多处理机系统;Cache 一致性协议

中图分类号:TP391.72 文献标识码: A

A Generic Framework of Two dimension Abstraction for Parameterized Systems

QU Wan xia, PANG Zheng bin, GUO Yang, LI Tun, YANG Xiao dong

(College of Computer, National Univ. of Defense Technology, Changsha 410073, China)

Abstract: To address the state explosion problem in model checking parameterized systems, this paper proposes a generic framework of two-dimension abstraction (TDA), in which the size of the state transition graph for individual process is reduced independently at first, and the whole system composed of reduced processes is then abstracted based on the design method of parameterized systems, thus avoiding the construction of the unreduced model that might be too big to fit into memory. Formal model with true concurrency semantics for parameterized systems, more suitable for describing general concurrency systems, is introduced, which effectively solves the problem of verifying both homogeneous and heterogeneous systems. Results from the theoretical reasoning and the example given demonstrate that TDA is correct and feasible.

Key words: parameterized system; model checking; abstraction; multiprocessor; Cache coherence protocol

参数化系统由一组结构相同、协同运行的进程组成(进程个数称为系统参数,因为系统参数可变,参数化系统本质上是一种无界系统),这类具有重复结构的系统在现实中非常普遍,如通信协议、Cache 一致性协议和互斥协议等。如何高效验证参数化系统是当前验证领域一项非常具有挑战性的工作,一方面,参数化系统中每个进程的行为不仅依赖于自身的状态,同时还依赖于外界环境的行为,参数化系统是由这些相互交互的进程并发组合而成的一个复杂有机体;另一方面,参数化系统验证的一个最根本问题是要检验给定的性质是否在包含任意多个进程的系统中也成立。系统参数的任意性和进程之间交互的复杂性导致了参数化系统的状态空间激增。

针对上述问题, 研究人员提出了多种解决方案, 谓词抽象^[1-2] 是应用最成功的技术之一。目前, 参数化系统的抽象研究采用的方法主要分两类: 一类是设法将无界系统转换为有界系统^[3-4], 但是此方法不能处理进程行为非常复杂的系统; 另一类方法采用分而治之的策略, 先对单个进程进行抽象, 然后考虑进程之间的交互, 曾红卫^[5] 和 Igor^[6] 在这方面进行了积极尝试, 曾红卫的方法仅限于处理同步并发系统, 而 Igor 则假定进程的状态是有限的。

本文提出了一个通用的参数化系统二维抽象框架 TDA (Two-dimension Abstraction), 对所有进程单独

^{*} 收稿日期:2009-05-18

基金项目:国家自然科学基金资助项目(60573173,60773025);新世纪优秀人才支持计划资助项目

进行抽象,然后利用参数化系统的设计思想隐藏系统参数,构建全系统的抽象模型。TDA 由相互独立的 Y- 抽象和 X- 抽象两个子过程组成,通过分解一抽象一组合一再抽象,最大限度地剔除了原始系统中的冗余信息,降低了问题的复杂度。

1 具有真并发语义的参数化系统模型

根据进程之间交互方式的不同,参数化系统通常分为同步并发和异步并发两类。异步并发系统的行为表现为进程动作的交织运行,但是,大多数实际的异步并发系统允许进程同时动作,它们之间没有先后顺序关系,保留了并发的真正含义,本文称之为具有真并发语义的异步并发,研究这类系统更具理论和实际意义。

本文用 Kripke 结构 M = (AP, S, I, R, L) 描述进程, 进程状态是有限状态变量集合 V 上的一个解释, 其中, V^i 为内部变量集合, V^e 为外部变量集合, 并且满足($V^i \cup V^e = V$) \wedge ($V^i \cap V^e = \infty$), 具有真并发语义的异步并发参数化系统模型可通过合成运算得到, 两个 Kripke 结构必须满足一定条件才能进行组合。

定义 1 相容结构(Compatible Structure): 给定两个 Kripke 结构 $M_1 = (AP_1, S_1, I_1, R_1, L_1)$ 和 $M_2 = (AP_2, S_2, I_2, R_2, L_2)$, 如果 $V_1^i \cap V_2^i = \emptyset$ 并且 $V_1^i = V_2^i$, 则 M_1 和 M_2 是相容的 Kripke 结构。

定义 2 相容状态(Compatible State): $M_1 = (AP_1, S_1, I_1, R_1, L_1)$ 和 $M_2 = (AP_2, S_2, I_2, R_2, L_2)$ 是两个相容的 Kripke 结构, 如果 $L_1(s_1) \cap AP_2 = L_2(s_2) \cap AP_1$, 则状态 $s_1 \in S_1$ 和状态 $s_2 \in S_2$ 是相容的。

定义 3 真并发异步合成(Asynchronous Composition with True Concurrency Semantics): 设 $M_k = (AP_k, S_k, I_k, R_k, L_k)$ 是 n 个相容的 Kripke 结构中的第 $k(k \in [1...n])$ 个, 这 n 个结构的真并发异步合成 $M = \prod_{i=1}^n AM_k$ 是如下定义的一个 Kripke 结构(AP, S, I, R, L):

$$(1)AP = \bigcup_{k=1}^{n} AP_k;$$

$$(2)S = \{ \langle s_1, s_2, ..., s_n \rangle \mid s_k \in S_k (k \in [1...n])$$
 是相容的状态} $\subseteq \prod_{k=1}^n S_k;$

$$(3) I = \{ \langle s_1, s_2, ..., s_n \rangle \mid \bigwedge_{i=1}^{n} s_i \in I_k \} \subseteq S;$$

$$(4) R = \{ (\langle s_{1,i}, s_{2,i}, ..., s_{n,i} \rangle, \langle s_{1,i+1}, s_{2,i+1}, ..., s_{n,i+1} \rangle) \mid \exists j, 1 \leq j \leq n, (s_{j,i}, s_{j,i+1}) \in R_j \};$$

$$(5)L(\langle s_1, s_2, ..., s_n \rangle) = \bigcup_{k=1}^n L_k(s_k)_{o}$$

后文所述异步并发均指具有直并发语义的异步并发。

2 二维抽象框架

设参数化系统包含 n 个进程,假定所有进程结构完全相同,每个进程的状态数为 m,图 1 分析了影响异步并发参数化系统状态空间规模的因素,m 个证方形叠加而成的长方形表示进程的状态空间,灰色正方形表示进程的当前状态,长方形的数目表示进程数,连接 n 个长方形的连续折线表示一个全局状态。由于允许多个进程同时发生状态迁移,系统的全局状态数最多可达 m^n 个。本文提出采用对 m 和 n 构成的二维空间进行抽象处理的方法:一方面对单个进程的状态空间进行抽象,即沿 Y 方向对矩形的高度进行压缩,另一方面对系统的参数 n 进行

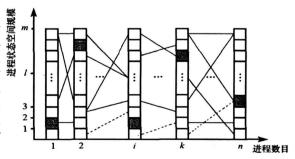


图 1 异步并发参数化系统状态空间规模的影响因素 Fig. 1 Factors resulting in state space explosion in asynchronous parallel parameterized systems

抽象、设法用有限状态描述无限状态、即沿X方向进行抽象。

定义 4 二维抽象框架 TDA 对于异步并发参数化系统而言,首先对所有进程的状态空间进行独立压缩,然后用有限状态描述方法"隐藏"系统参数,这种分别从 Y 和X 两个方向对系统进行抽象的方法,称为二维抽象框架 TDA。前者称为 Y- 抽象,得到的模型称作 Y- 抽象模型,后者称为 X- 抽象,得到的模型称作 TDA 模型。

为保证验证的正确性, 需要在 TDA 模型和原始模型之间建立一种等价关系, 模拟关系^[7] 通过限制逻辑以及放松结构必须满足恰好相同公式集的要求, 有可能获得较大的状态缩减。 如果存在一个模拟关系 H,使得对 M_1 中的每一个初始状态 $s_{10} \in I_1$,在 M_2 中都存在一个初始状态 $s_{20} \in I_2$ 满足 $H(s_{10},s_{20})$,则称 M_2 模拟 M_1 ,记作 $M_1 \preceq M_2$ 。

后文用 $PS^c(n)$ 表示由 n 个进程组成的异步并发参数化系统的原始模型, $PS^r(n)$ 表示对 $PS^c(n)$ 进行 Y- 抽象后得到的模型, $PS^i(n)$ 表示对 $PS^r(n)$ 进行 X- 抽象后得到的模型。

2.1 Y-抽象

从系统性质和协议描述中提取谓词集合 $\Phi = \{ \Psi_1, \Psi_2, ..., \Psi_r \}$,并用标准的谓词抽象方法进行抽象。谓词在进程 $M_k^k = (AP_k^k, S_k^k, I_k^k, R_k^k, L_k^k)$ ($k \in [1...n]$) 的状态集合 S_k^k 上定义一个等价关系, 这个等价关系对 S_k^k 进行划分,一个等价类用一个抽象状态表示。原始状态用该状态满足的谓词公式 Ψ 标记,标记函数 L_k^k 是从原始状态到谓词集合的映射。相应的 Y— 抽象模型 $M_k^k = (AP_k^k, S_k^k, I_k^k, R_k^k, L_k^k)$ 的状态集合 S_k^k 是变量 $b_1, b_2, ..., b_r$ (b_r (b_r (b_r (b_r (b_r (b_r)) 与谓词 Ψ_r 对应) 上的一组正交布尔表达式,抽象状态是 r 个布尔变量的某个赋值,标记函数 L_k^k 是从抽象状态到布尔表达式的映射。原始状态和抽象状态之间的关系由抽象算子 $H_k^{\ell_k}$ 确定。

从抽象状态的构造过程、标记函数 L^k 和 L^k 的定义可知, $H^{k'} \subseteq S^k \times S^k$ 是 M^k 与 M^k 之间的一个模拟关系, 即有下述结论成立:

定理 1 $M_k^c \leq M_k^y$ (1 $\leq k \leq n$)。

定理 2 异步合成运算 \parallel_a 关于 \leq 单调, 即: $M_k^c \leq M_k^y$ ($k \in [1...n]$) $\Rightarrow PS^c(n) \leq PS^y(n)$ 。

 \parallel_a 关于 ≤ 的单调性保证了 Y- 抽象模型关于 $ACTL^*$ 公式弱保持, 因此有下列定理成立:

定理 3 对于每一个 $ACTL^*$ 公式 $f(AP_f \subseteq AP^y)$, $PS^y(n) \models f \Rightarrow PS^c(n) \models f$ 。

验证大规模参数化系统时, 定理 3 非常有用。如果一个 $ACTL^*$ 公式 f 在 $PS^{r}(n)$ 中成立, 那么 f 在 $PS^{c}(n)$ 中也成立, 而 $PS^{r}(n)$ 具有较小的状态空间, 因此有助于加快验证速度。

2.2 X- 抽象

设计人员在设计参数化系统时, 通常以一个进程(记为 hub) 为主, 考虑与其他进程(记为 rim) 的交互, 以此简化设计过程。设 $PS^{y}(n)$ 包含 n-1(n>1) 个 rim 和 1 个 hub, 所有 rim 构成 hub 的外界环境, 第 $k(k \in [1...n-1])$ 个 rim 的 Kripke 结构为

$$M_{k}^{y} = (AP_{k}^{y}, S_{k}^{y}, I_{k}^{y}, R_{k}^{y}, L_{k}^{y})$$

hub 的 Kripke 结构为

$$M_h^{y} = (AP_h^{y}, S_h^{y}, I_h^{y}, R_h^{y}, L_h^{y})$$

则 $PS^{y}(n)$ 是 M_{k}^{y} 和 M_{k}^{y} 的异步合成, 即

$$PS^{y}(n) = (AP^{y}, S^{y}, I^{y}, R^{y}, L^{y}) = (\prod_{h=1}^{n-1} aM^{y}) \parallel dM^{y}_{h}$$

将

$$L^{y}(\langle s_{1}^{y}, ..., s_{k}^{y}, ..., s_{n-1}^{y}, s_{h}^{y} \rangle) = \bigcup_{k=1}^{n-1} L_{k}^{y}(s_{k}^{y}) \cup L_{h}^{y}(s_{h}^{y})$$

展开得到:

$$L^{y}(\langle s_{1}^{y}, ..., s_{k}^{y}, ..., s_{n-1}^{y}, s_{h}^{y} \rangle) = L_{1}^{y}(s_{1}^{y}) \cup L_{2}^{y}(s_{2}^{y}) \cup ... \cup L_{k}^{y}(s_{k}^{y}) \cup ... \cup L_{n-1}^{y}(s_{n-1}^{y}) \cup L_{h}^{y}(s_{h}^{y})$$

可以发现, 等号右侧的每一项是相应进程的状态标记, 即该进程的当前状态满足的所有原子命题,

这些原子命题反映了进程具备的性质。

定义 5 进程性质(Process Property): 公式 l(k), $k \in [1...n-1, h]$ 表示进程 k 满足性质 l。 k 满足的 所有性质用 $L(k) = \{l(k)\}$ 表示。进程性质也称标记(label)。

借助进程性质的概念, Y- 抽象模型的全局状态标记可以简化:

 $L^{y}(< s_{1}^{y}, ..., s_{k}^{y}, ..., s_{n-1}^{y}, s_{n}^{y}>) = L(1) \cup ... L(k) \cup ... L(n-1) \cup L(h) = \{l(d), s^{y} \models l(d), d \in [1...n-1, h]\}$ 即 Y_{-} 抽象状态 s^{y} 的标记是它满足的所有的进程性质。

定义 6 描述(Description): 描述 $\delta(k) \triangleq l(k) \land (\bigcap_{j \neq k} l(j))$ 是一个涉及多个进程的复杂公式, 不仅刻画了进程 k 的性质, 而且刻画了 k 的环境具备的性质。所有描述用 $D = \{\delta(k)\}$ 表示。

 $\delta(k)$ 给出了 $PS^{\gamma}(n)$ 上的一个等价类划分所满足的条件: 如果 s^{γ} 中存在一个进程d 满足性质 $\delta(k)$,即 $s^{\gamma} \models \delta(d)$,则 $\delta(k)$ 是 s^{γ} 的一个抽象状态。所有满足上述条件的 s^{γ} 是一个等价类。

为了能够构造 TDA 模型, 标记集合 L 和描述集合 D 必须满足覆盖性和一致性。覆盖性是指每一个 Y- 抽象状态均能由某些抽象状态 $\delta(k)$ 反映出来, 一致性是指 $\delta(k)$ 包含详细的信息, 足以判断一个进程性质是否在一个描述中成立。如果 $\delta(k)$ ⇒ l(k), 则抽象状态 $\delta(k)$ 具有标记 l(k)。

给定满足覆盖性和一致性条件的描述集合 D 和标记集合L, PS'(n) 经过 X — 抽象后得到的 TDA 模型是一个 Kripke 结构 $PS' = \langle AP', S', I', R', L' \rangle$, 其中,

- $(1)AP^{t} = AP^{y}$ 是构成进程性质的原子命题集合;
- (2) $S^t = D$ 是 TDA 状态空间: 抽象算子 $\alpha_h(s^y) = \{\delta(k) \in D \mid s^y \models \delta(h)\}$, 将所有 hub 进程满足 $\delta(k)$ 的 Y— 抽象状态 s^y 映射到 TDA 抽象状态 $\delta(k)$ 。 覆盖性条件保证了 TDA 抽象状态集合 $\alpha_h(s^y)$ 非空:
- (3) I' 是 TDA 初始抽象状态集合: 如果存在一个 PS'(n)、一个 Y- 抽象状态 $s' \in I'$ 满足 $\delta(k) \in \alpha_k(s')$, 则 $\delta(k) \in I'$;
- (4)L' 是标记函数: 对于 $\forall \delta(k) \in S', L'(\delta(k)) = \{l(k) : \delta(k) \Rightarrow l(h)\}$, 即用 hub 进程满足的性质 l(k) 标记TDA 抽象状态 $\delta(k)$;
- (5)R' 是TDA 抽象 状态迁移关系 集合: 对于 $\forall \delta_1(k), \delta_2(k) \in S'$, 如果存在一个 PS'(n)、两个 Y- 抽象状态 $s' \in S'$, $t' \in S'$ 满足 $\delta_1(k) \in \alpha_k(s') \land \delta_2(k) \in \alpha_k(t') \land (s', t') \in R'$, 则($\delta_1(k), \delta_2(k)$) $\in R'$ 。

定理 4 对于单索引 ACTL* 公式 $\forall x$. $\varphi(x)$, $\varphi(x)$ 的原子公式是 L' 中的标记, 那么 $PS' \models \varphi(x) \Rightarrow \forall n$. $PS'(n) \models \forall x$. $\varphi(x)$ 。

2.3 TDA 的正确性与合理性

TDA 的正确性是指TDA 模型相对原始模型关于单索引ACTL*公式弱保持。定理 2~4 共同保证了TDA 的正确性。同时, 定理 4 指出了TDA 是合理的, 即在TDA 模型中成立的单索引ACTL*公式在任意规模的原始模型中都成立。

3 二维抽象实例分析

考虑由 3 个处理器构成的分布共享多处理机系统 $PS^c(3)$,通过 MESI 协议实现共享数据访问的一致性。每个 Cacheline 至少包括存储器地址(addr)、Cache 状态(achestate)和 Cache 数据(cachedata)三个域。若限定 cachedata 值域为 0 和 1,则单个处理器关于一个存储器块的 MESI 状态机虽然只有 7 个有效状态,但状态迁移关系已多达 30 个,如图 2 左图所示。如果允许 cachedata 和 addr 在其有效的值域内取值,不可能画出对应的状态机。

假定要验证系统性质"处理器共享一个存储器块时,允许某个其他处理器中没有此存储器块的备份",即 $\forall p$, $\exists q$. (p. $cachestate = S \land p \neq q \Rightarrow q$. cachestate = I)。 根据 TDA 的定义,首先对单处理器的 MESI 协议进行 Y- 抽象。系统性质只涉及存储器块的状态,并不关心存储器块的值,因此存储器块的值是与待验证性质无关的冗余信息,采用谓词抽象删除冗余信息后的 MESI 协议的 Kripke 结构如图 2 右

图所示。根据定义 3, 具有真并发语义的 Y- 抽象模型 $PS^{y}(3)$ 如图 3 左上图所示,合法状态多达 14 个,每一个状态是所有处理器中当前存储器块满足的谓词构成的向量。

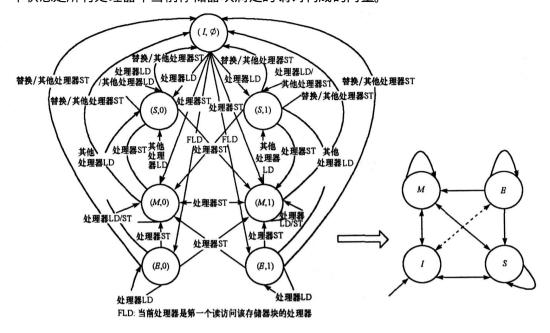


图 2 MESI 状态机和经过 Y- 抽象的 Kripke 结构

Fig. 2 MESI state machine and its Kripke structure reduced by Y-abstraction

然后再对 $PS^{\gamma}(3)$ 进行 X = 抽象, 用

$$\delta(k) = (cachestate[k] = S) \land (\bigvee_{i \neq k} cachestate[j] = I)$$

表示处理器 k 的 cachestate 为S 并且存在一个其他处理器的 cachestate 为I。令

$$l_1(k) \triangleq (cachestate[k] = S), l_2(k) \triangleq (I \in env(k))$$

则

$$\delta(1) = l_1(1) \wedge l_2(1), \quad \delta(2) = l_1(2) \wedge l_2(2), \quad \delta(3) = l_1(3) \wedge l_2(3)$$

如果用 $\delta(1)$ 对 PS'(3) 的状态进行划分,状态分类结果及相应的标记如表 1 所示,对应的 TDA 模型 如图 3 左下图所示,该模型仅包含 4 个状态,状态< 11> 标示的等价类包含 Y- 抽象状态 SIS、SSI 和 SII,表示处理器 1 共享一个存储器块并且处理器 2 或 1 和 3 中没有该存储器块的共享备份,即系统性质可满足,证明了 TDA 的正确性。由于对系统参数 n 进行了存在量化,一个 TDA 模型可以表示满足相同条件的一组不同规模的参数化系统。图 3 右上图是与 PS'(3) 具有相同 TDA 模型的 Y- 抽象模型 PS'(4),它们具有不同的系统规模,但满足相同的系统性质,表明 TDA 是合理的。

表 1
$$PS^{y}(3)$$
 状态空间按照 $\delta(1)$ 划分的结果

Tab. 1 $PS^{y}(3)$ state space partition according to $\delta(1)$

等价类	等价类标记	标 记符号
{SIS, SSI, SII}	$l_1(1) \wedge l_2(1) = \delta(1)$	< 11>
$\{ \text{ISI, III, IEI, IMI, EII, MII, IIE, IIS, IIM} \}$	$-l_1(1) \wedge l_2(1) = -\delta(1)$	< 01>
{SSS}	$l_1(1) \land \neg l_2(1) = \neg \delta(1)$	< 10>
{ISS}	$-l_1(1) \wedge -l_2(1) = -\delta(1)$	< 00>

4 结论

TDA 从两个方面最大限度地剔除了原始系统中的冗余信息,对进程状态空间是否有限,进程间的交

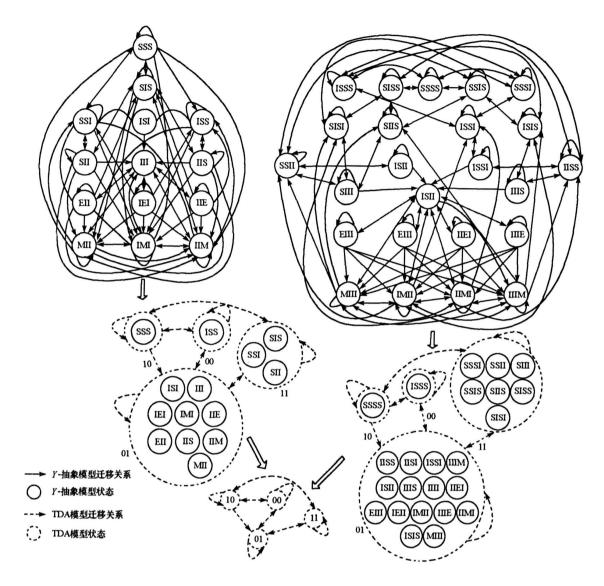


图 3 基于 MESI 协议的 Y- 抽象模型 PS'(3)和 PS'(4)及其TDA 模型

Fig. 3 Y-model $PS^{y}(3)$, $PS^{y}(4)$ and their TDA-model

互方式均无严格限制,为简化参数化系统的验证提供了理论依据。下一步的工作是实现 TDA 的自动化,结合现有的模型检验工具对自主设计的参数化 Cache 协议进行验证。

参考文献:

- [1] 屈婉霞, 李暾, 郭阳, 等. 谓词抽象技术研究[J]. 软件学报, 2008, 19(1): 27-38.
- 2] Shuvendu K L, Randal E B. Indexed Predicate Discovery for Unbounded System Verification [C]// Proc. of the 16th International Conference on Computer Aided Verification (CAV'04), Boston, USA, 2004.
- [3] Amir P, Jessica Xu, Lenore Z. Liveness with (0; 1; ∞) Counter Abstraction [C]//Proc. of the 14th International Conference on Computer Aided Verification 2002 (CAV 02), Copenhagen, Denmark, 2002.
- [4] Muralidhar T. Abstraction Techniques for Parameterized Verification [D]. Pittsburgh: Carnegie Mellon University, 2006.
- [5] 曾红卫, 缪淮扣. 构件组合的抽象精化验证[1]. 软件学报, 2008, 19(5): 1149-1159.
- [6] Igor V K, Vladimir A Z. An Invariant-based Approach to the Verification of Asynchronous Parameterized Networks [C]// Workshop on Invariant Generation (WING 2007), Hagenberg, Austria, 2007.
- [7] Milner R. An Algebraic Definition of Simulation Between Program [C]// Proc. of the 2nd International Joint Conference on Artificial Intelligence, William Kaufmann, London, 1971.